

L'entrée prend l'état interne 1 quand le niveau externe du signal atteint une valeur de seuil  $V_1$ , et conserve cet état jusqu'à ce que ce niveau repasse en sens inverse par  $V_1$  et atteigne une autre valeur de seuil  $V_0$ . Quand ce symbole figure, sans symbole de négation ou de polarité, dans un schéma utilisant soit le symbole de polarité logique, soit la convention de logique positive,  $V_1$  est plus positif que  $V_0$ . S'il figure sur un schéma utilisant la convention logique négative,  $V_1$  est plus négatif que  $V_0$ .

Si la négation ou le symbole de polarité est présent à l'entrée, la relation entre  $V_1$  et  $V_0$  est inversée.

Pour une illustration au texte, voyez la note d'application A00336.

Les symboles **S01607**, **S01608** et **S01609** montrent l'utilisation du symbole comme symbole distinctif de l'opérateur pour un élément.

L'absence de ce symbole n'indique pas nécessairement qu'il n'y a pas d'hystérésis. La plupart des composants habituels indiquent cette caractéristique dans une certaine mesure. Il est recommandé d'utiliser ce symbole uniquement si l'identification de la caractéristique est importante dans l'utilisation du composant.

La forme du symbole est définie comme caractère 2/3 du CEI 61286 "SYMBOLE D'HYSTÉRÉSIS", équivalent à UCS 238E (tableau 63) d'ISO/IEC 10646 "HYSTERESIS SYMBOL".