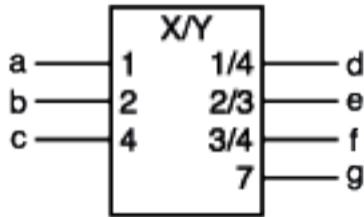


Illustration



La sortie d est dans l'état interne 1 pour les combinaisons suivantes des états logiques internes des entrées a, b et c:

a=1 b=0 c=0

a=0 b=0 c=1